PATENT OFFICE JAPANESE GOVERNMENT



This is to certify that the annexed is a true copy of the following application as filed with this office.

#2

Date of Application:

February 26, 2001

Application Number:

Japanese Patent Application

No. 2001-050653

Applicant(s):

TEAC CORPORATION

November 26, 2001

Commissioner,

Patent Office

Kouzo Oikawa (Seal)

Certificate No.2001-3103858

日本国特許庁 JAPAN PATENT OFFICE



別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出願年月日

Date of Application:

2001年 2月26日

出 願 番 号

Application Number:

特願2001-050653

出 願 人
Applicant(s):

ティアック株式会社

2001年11月26日

特 許 庁 長 官 Commissioner, Japan Patent Office





特2001-050653

【書類名】

特許願

【整理番号】

TEP010102A

【提出日】

平成13年 2月26日

【あて先】

特許庁長官 及川 耕造 殿

【国際特許分類】

G11B 20/14

【発明者】

【住所又は居所】

東京都武蔵野市中町3丁目7番3号 ティアック株式会

社内

【氏名】

福元 誠

【発明者】

【住所又は居所】

東京都武蔵野市中町3丁目7番3号 ティアック株式会

社内

【氏名】

篠原 朗

【発明者】

【住所又は居所】

東京都武蔵野市中町3丁目7番3号 ティアック株式会

社内

【氏名】

小川 敏弘

【特許出願人】

【識別番号】

000003676

【氏名又は名称】 ティアック株式会社

【代理人】

【識別番号】

100070150

【弁理士】

【氏名又は名称】

伊東 忠彦

【手数料の表示】

【予納台帳番号】

002989

【納付金額】

21,000円

【提出物件の目録】

【物件名】

明細書 1

特2001-050653

【物件名】

図面 1

【物件名】

要約書 1

【プルーフの要否】

###

【書類名】 明細書

【発明の名称】 光ディスク装置

【特許請求の範囲】

【請求項1】 記録トラッキングオフセット量を可変して光ディスクの複数 フレームにテスト記録を行うテスト記録手段と、

前記複数フレームのテスト記録部分を再生した再生信号のフレーム毎の特性値 に基づいて最適記録トラッキングオフセット量を算出する最適記録トラッキング オフセット量算出手段とを

有することを特徴とする光ディスク装置。

【請求項2】 請求項1記載の光ディスク装置において、

前記テスト記録手段は、前記記録トラッキングオフセット量を同様に可変させ て複数フレームのテスト記録を複数回行い、

前記最適記録トラッキングオフセット量算出手段は、前記記録トラッキングオフセット量が同一となる各フレームの特性値の平均を求め、フレーム毎の平均特性値に基づいて最適記録トラッキングオフセット量を算出することを特徴とする光ディスク装置。

【請求項3】 請求項2記載の光ディスク装置において、

前記テスト記録手段は、前記記録トラッキングオフセット量を同様に可変させて複数フレームのテスト記録を複数回行う際に、各回で前記記録トラッキングオフセット量が同一となるフレームの記録位置を、前記光ディスクの異なる回転角度位置とすることを特徴とする光ディスク装置。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】

本発明は光ディスク装置に関し、特に、光ディスクを再生または記録再生する 光ディスク装置に関する。

[0002]

【従来の技術】

CD-R (Compact Disk-Recordable), DVD-R

(Digital Versatile Disk-Recordable)等の追記型光ディスクには、予めガイド用のグルーブ(溝)が設けられている。このような光ディスクは、グルーブまたはランド(グルーブとグルーブとの間の部分)をトラックと決定し、このトラックに沿って光ビームを照射することにより、トラック上にピットを形成して情報を記録される。なお、光ビームをトラックに沿って照射するためのトラッキングサーボは光ビームの光軸中心がトラックの中心線上となるように制御する。

[0003]

グルーブは中心周波数 2 2. 0 5 k H z で極僅かにラジアル方向にウォブル(蛇行)しており、ATIP (Absolute Time In Pregroove)と呼ばれる記録時のアドレス情報 (即ち時間情報)が、最大偏位±1 k H z で F S K 変調により多重されて記録されている。このウォブル信号は振幅が微小であるのでトラッキングサーボの障害とはならない。また、ウォブル信号周波数もトラッキングサーボの制御周波数帯域外であるため、光ビームの光軸中心は平均的にトラックの中心線上をトレースする。

[0004]

これにより、光ディスク装置では光ディスクの半径方向に2分割した受光面を持つ光検出器で光ディスクで反射された光ビームを受光し、この2分割した受光面の光電変換信号を差動増幅することにより、ウォブル信号を検出する。そして、ウォブル信号の周波数22.05kHzの搬送波信号を基準としてスピンドルモータを回転駆動し、光ディスクを所定の回転速度で回転させる。更に、上記ウォブル信号を復調してアドレス情報を検出する。

[0005]

これに対し、再生時には光ビームの光軸中心がトラックの中心線上となるように制御して、光ディスクのトラック上に形成されたピットに光ビームを照射し、 光ディスクの半径方向に2分割した受光面を持つ光検出器で光ディスクで反射された光ビームを受光し、この2分割した受光面の光電変換信号を加算することにより、既記録信号を検出する。この加算でウォブル信号成分は相殺される。

[0006]

図13は、追記型光ディスクであるCD-Rの信号記録フォーマットを示す図である。同図中、ディスクの中心部から順に最適記録パワーを記録・測定するためのパワーキャリブレーションエリア(PCA)、インフォメーションエリアが設けられている。インフォメーションエリアは、追記途中における信号記録情報やスキップ情報を一時的に記録するプログラムメモリエリア(PMA)、リードインエリア、ユーザデータエリア、リードアウトエリアで構成されている。

[0007]

CD-Rでは、レーザビームの最適記録パワーを設定するために、実際の情報の記録に先立ってOPC(Optimum Power Control)動作を行う。OPC動作は、記録特性を測定する動作であり、ディスクの所定位置に設けられたパワーキャリブレーションエリアでおこなわれる。パワーキャリブレーションエリアには100回分のテストエリア(パーティション:P100~P001)が設けられている。各パーティションは15フレーム(F01~F15)から構成される。各フレームには15段階の異なる記録パワーでテスト信号が記録され、各フレームに記録されたテスト信号はそれぞれ再生される。テスト信号のピーク、ボトム値に基づいて最適か否かが判定される。この判定結果の15段階の記録パワーのうち、ディスクに最も適した記録パワーが設定される。このような最適記録パワーの設定は、ディスクの製造元によってディスクの記録特性が異なるために必要となる。

[0008]

図14は、CD-Rに記録された信号を再生した時のAC結合したRF(高周波)信号のエンベロープのピーク値(P)とボトム値(B)を説明するための図である。AC結合したRF信号は、再生信号からDC成分を除去し、交流成分だけとした信号である。OPCでは、1フレームに1つの記録パワーを割り振り、最小パワーから最大パワーまで15段階のパワーでテストエリアに記録を行ったのち、テストエリアから再生した図14に示すRF信号のエンベロープのピーク値(P)とボトム値(B)を検出する。

[0009]

ここで、ボトム値(B)はマイナスの値であり、ピーク値(P)とボトム値(

B) との値が同じ時、P+B=0となり、 $\beta=0$ となる。 $\beta=0$ は、ピーク値(P) とボトム値(B) が上下対称を意味する。次に、 $\beta=(P+B)$ / (P-B) で得た特性値 β が所定値(例えば 0 . 0 4)を超えたと判断された段階の記録パワーを最適記録パワーとみなして、その後の信号記録を行っている。

[0010]

【発明が解決しようとする課題】

ところで、レーザダイオードから出射される光ビームは、リードパワーとライトパワーとでパワーが異なるために光軸がずれることが起こり得る。図15に示すように、レーザダイオードから出射されるリードパワー時の光ビームは実線で示ようになり、ライトパワー時の光ビームは破線で示すようになり、角度θだけの光軸のずれが生じる。この光軸のずれ方向がグルーブの幅方向であると、記録時においてもリードパワータイミングでトラッキングエラー信号が生成されるため、ライトパワーで記録されるピットが図16に示すように、トラックの中心線上からずれてしまう。

[0011]

グルーブをトラックとした場合に、記録時にグルーブ中心からずれて光ビームが照射されると、グルーブにはウォブルが施されているのでウォブルにより光ビームがグルーブの中心近くにくる場合と、グルーブの中心から大きくはずれる場合とがウォブル周期で発生する。光ビームがグルーブの中心近くに照射されると記録は通常通りであるが、グルーブの中心から大きくはずれて照射されるとグルーブの端部の影響を受けて記録が不十分になってしまう。これにより、ピットはウォブル周期で影響を受けることになる。

[0012]

再生時はピットとグルーブとからトラッキングエラー信号が生成され、光ビームはほぼピットの中心付近を通るが、記録時の影響により再生RF信号にはウォブル周波数の振幅変動や波形歪みが生じる。この影響は記録信号の周期が短いほど大きく、CD-Rでは3T(基準時間幅Tは標準速度、つまり1倍速にて周波数4.32MHzの1周期で約230nsec)の信号が最も影響を受ける。この場合に再生RF信号は図17に示すようになる。

[0013]

このように再生RF信号のエンベロープがウォブル信号成分のために上下に変動すると、再生RF信号を2値化するときに再生ジッタが発生し、コンパレータ 12の出力する2値化信号はウォブル信号成分を含んだものとなるという問題があった。

[0014]

本発明は、上記の点に鑑みなされたもので、記録時に最適なトラッキングオフセットを行うことができ、再生時のジッタを低減することができる光ディスク装置を提供することを目的とする。

[0015]

【課題を解決するための手段】

請求項1に記載の発明は、記録トラッキングオフセット量を可変して光ディスクの複数フレームにテスト記録を行うテスト記録手段と、

前記複数フレームのテスト記録部分を再生した再生信号のフレーム毎の特性値 に基づいて最適記録トラッキングオフセット量を算出する最適記録トラッキング オフセット量算出手段とを有することにより、

記録時に最適なトラッキングオフセットを行うことができ、光ビームがグルーブの中心近くに照射されるのでピットがウォブル周期で影響を受けることを防止でき、再生ジッタの発生を低減することができる。

[0016]

請求項2に記載の発明は、請求項1記載の光ディスク装置において、

前記テスト記録手段は、前記記録トラッキングオフセット量を同様に可変させて で複数フレームのテスト記録を複数回行い、

前記最適記録トラッキングオフセット量算出手段は、前記記録トラッキングオフセット量が同一となる各フレームの特性値の平均を求め、フレーム毎の平均特性値に基づいて最適記録トラッキングオフセット量を算出することにより、

光ディスクの面ぶれや偏心等による特性値βの測定ばらつきを低減することができる。

[0017]

請求項3に記載の発明は、請求項2記載の光ディスク装置において、

前記テスト記録手段は、前記記録トラッキングオフセット量を同様に可変させて複数フレームのテスト記録を複数回行う際に、各回で前記記録トラッキングオフセット量が同一となるフレームの記録位置を、前記光ディスクの異なる回転角度位置とすることにより、

光ディスクの面ぶれや偏心等による特性値 β の測定ばらつきを更に低減することができる。

[0018]

【発明の実施の形態】

図1は本発明の光ディスク装置の一実施例のブロック構成図を示す。同図中、 光ディスク20はスピンドルモータにより駆動され軸22を中心として回転する 。マイクロコンピュータ24は上位装置から供給される書き込み/読み出し命令 に基づいてサーボ回路26に命令を供給する。

· [0019]

サーボ回路26は上記スピンドルモータのCLV(線速度一定)サーボを行うと共に、光ピックアップ28のスレッドモータの回転制御を行って光ディスク20の所望のブロックに移動させ、かつ、光ピックアップ28のフォーカスサーボ、トラッキングサーボを行う。

[0020]

光ピックアップ28から照射されたレーザビームは、光ディスク20の記録面上で反射され、反射ビームが光ピックアップ28で検出される。光ピックアップ28で待られた再生RF信号は再生回路30に供給され、ここで増幅された再生RF信号はサーボ回路26に供給されると共に、再生回路30内でEFM復調を受けた後、ATIP信号が分離されてATIPデコーダ32に供給される。また、同期が取られた復調信号は、デコーダ34に供給されてCIRC(クロスインターリーブリードソロモン符号)デコード、エラー訂正の後、再生データとして出力される。ATIPデコーダ32はIDナンバや各種パラメータ等のATIP情報をデコードしてマイクロコンピュータ24及びサーボ回路26に供給する。

[0021]

また、再生回路30の出力する再生信号はピーク検出回路38及びボトム検出 回路40に供給される。ピーク検出回路38は、再生信号のピーク値Pを検出し てマイクロコンピュータ24に供給し、ボトム検出回路40は再生信号のボトム 値Bを検出してマイクロコンピュータ24に供給する。

[0022]

マイクロコンピュータ24は、OPC動作により最適記録パワー及び最適記録トラッキングオフセット量を算出して、これらを内蔵RAM24aに記憶する。マイクロコンピュータ24は上記最適記録パワー及び最適記録トラッキングオフセット量等に基づいて記録パワー制御信号及び最適トラッキングオフセット制御信号を生成する。この記録パワー制御信号はD/Aコンバータ42でアナログ化されて記録パワー制御電圧として記録回路44に供給され、最適トラッキングオフセット制御信号はサーボ回路26内の図2に示すトラッキングエラー検出回路に記録時オフセットとして供給されトラッキング制御信号に重畳される。

[0023]

エンコーダ46はマイクロコンピュータ24の制御に基づいて、入力される記録信号をCIRC(クロスインターリーブリードソロモン符号) エンコードを行って記録回路44に供給する。

[0024]

記録回路44は、記録時にエンコーダ46から供給される信号をEFM変調し、この変調信号を記録パワー制御電圧に応じた記録パワーに制御して光ピックアップ28内のレーザダイオード(LD)に供給して駆動する。これによりレーザビームが光ディスク20に照射されて信号記録が行われる。

[0025]

なお、マイクロコンピュータ24の内蔵するRAM24aには過去OPC(記録パワーキャリブレーション)履歴、つまり、過去に測定された最適記録パワー及び最適記録トラッキングオフセット量が記憶される。このOPC履歴はある一定時間保持される。

[0026]

更にマイクロコンピュータ24の内蔵するROM24bには、光ディスクの種

類(IDナンバ)と記録速度(1,2,4,6,8,12,16倍速等)に応じた特性値βが記録されたテーブルと、記録速度(1,2,4,6,8,12,16倍速等)に応じたOPCのスタートパワーとステップパワーが設定されたテーブル、及びトラッキングオフセット量のスタート値とステップ値が設定されたテーブル等が設定されている。また、操作キー50からの指示入力はマイクロコンピュータ24に供給される。

[0027]

図2は、サーボ回路26に内蔵される差動プッシュプル法を用いたトラッキングエラー検出回路の一実施例の回路構成図を示す。差動プッシュプル法ではグルーブにメイン光ビームスポットを照射すると共に、先行サブ光ビームスポット及び後続サブ光ビームスポットをグルーブの幅方向に所定長だけ逆方向に変位させて照射する。そのメイン光ビームスポットの反射ビームをグルーブの幅方向に2分割した光ピックアップ28内の光検出器60A,60Bで検出し、先行サブ光ビームスポットの反射ビームをグルーブの幅方向に2分割した光ピックアップ28内の光検出器62A,62Bで検出し、後続サブ光ビームスポットの反射ビームをグルーブの幅方向に2分割した光ピックアップ28内の光検出器64A,64Bで検出する。

[0028]

光検出器60A,60Bそれぞれの検出信号はサンプル・ホールド回路66を経て減算回路68の非反転入力端子、反転入力端子に供給され、減算回路68の出力する差信号は減算回路70の非反転入力端子に供給される。なお、サンプル・ホールド回路66は光検出器60A,60B,62A,62B,64A,64Bそれぞれの検出信号をリードパワーのタイミングでサンプリングしライトパワーの期間にホールドする。

[0029]

光検出器62A,62Bそれぞれの検出信号はサンプル・ホールド回路66を経て加算回路72,74の一方の入力端子に供給され、光検出器64A,64B それぞれの検出信号はサンプル・ホールド回路66を経て加算回路72,74の他方の入力端子に供給される。加算回路72は供給される2つの信号を加算して

減算回路76の非反転入力端子に供給し、加算回路74は供給される2つの信号を加算して減算回路76の反転入力端子に供給する。差動プッシュプル法を行うために、減算回路76の出力する差信号はアンプ78で例えばゲイン7で増幅された後、減算回路70の反転入力端子に供給される。

[0030]

減算回路70の出力する誤差信号は加算器80に供給され、ここでスイッチ82から供給される再生時オフセットまたは記録時オフセットを加算され、トラッキングエラー信号とされて端子84より出力される。このトラッキングエラー信号がゼロになるようにトラッキング制御することにより、メイン光ビームスポットがグルーブを追従するようなトラッキングが行われる。

[0031]

図3は、マイクロコンピュータ24が実行する記録時処理の一実施例のフローチャートを示す。同図中、記録(REC)が開始されると、ステップS1でサーボ回路26に命令を供給し、光ピックアップ28のスレッドモータの回転制御を行って、光ピックアップ28を光ディスク20の所望のフレームに移動させる等のセットアップ動作が行われる。ステップS2では、OPC動作を実行するか否かを判別し、既にOPC動作が実行されている場合、OPC動作を行わずにREC動作が続行される。

[0032]

OPC動作が実行されていない場合、ステップS4でOPC動作が実行され、 最適記録パワー及び最適記録トラッキングオフセット量が設定される。OPC動作により最適記録パワー及び最適記録トラッキングオフセット量が設定されると、ステップS6で記録動作が要求されているか否かが判別される。記録動作が要求されると、ステップS8でOPC動作により設定された最適記録パワー及び最適記録トラッキングオフセット量を読み出し、光ディスク20への記録動作を行う。

[0033]

図4は、ステップS4で実行するOPC動作の一実施例のフローチャートを示す。同図中、ステップS10で記録速度を操作キー50からの操作で指定した値

に設定する。ステップS12では内蔵メモリ内のRAM24aにOPCの履歴が 記憶されているか否かを判別し、OPCの履歴が記憶されていれば、履歴の記録 パワーを設定してこの処理を終了する。

[0034]

OPCの履歴が記憶されていなければステップS14に進み、光ディスク20に記録されているIDナンバを読み込み、ステップS16でROM24bに格納されている図5に示すようなテーブルから上記IDナンバと操作キー50から指定された記録速度に応じて特性値 β を目標特性値 β 0 として読み出す。例えば、ディスクの種類が「D1」、記録速度が「8倍速」とすると、特性値 β 4が目標特性値 β 0 として読み出される。次に、ステップS18でROM24bに格納されている図6に示すようなテーブルから記録速度に応じたOPCのスタートパワーとステップパワーを読み出す。例えば、記録速度が「8倍速」とすると、スタートパワーはPstt8、パワーステップはPstp8が読み出される。

[0035]

次に、ステップS20では、OPC動作における最小パワーから最大パワーまでを、均等に分割した図7に示す第1~第15段階(ステップ)のパワーのうち、等間隔で離れた、第2,第5,第8,第11,第14段階のパワー(図中、ハッチングで示す)を選択して、光ディスク20のパワーキャリブレーションエリアの1回分のテストエリア(15フレーム)における第1~5フレームに上記の粗いステップでパワーを可変してテスト記録を行う。

[0036]

次に、ステップS22で上記テストエリアの第 $1\sim5$ フレームを再生して、各段階(フレーム)それぞれでの特性値 β を計算する。ここでは、再生信号エンベロープのピーク値(P)とボトム値(B)から次式により特性値 β を算出する。

[0037]

 $\beta = (P+B) / (P-B)$

次に、ステップ S 2 4 に進んで、図 8 に示すように、算出された β が目標特性値 β o (例えば 0.04) に隣接する段階(第 8 段階,第 1 1 段階)の記録パワー β c 、P d から、上記目標特性値 β o を得るための粗調パワー β s を算出す

る。

[0038]

この後、ステップS26で、ROM24bに格納されているテーブルから記録 速度に応じたトラッキングオフセット量のスタート値とステップ値を読み出し、ステップS28で1回分のテストエリアの第6~10フレームにトラッキングオフセット量をスタート値からステップ値分だけ増加して順次テスト記録を行う。 このときの記録パワーは粗調パワーPsを用いる。なお、この5フレームそれぞれのトラッキングオフセット量TO1,TO2,TO3,TO4,TO5は、TO1,TO2(>TO1)が負の値、TO3=0、TO4(=-TO2),TO5(=-TO1)が正の値とされる。

[0039]

次に、ステップS30で上記テストエリアの第6~10フレームを再生して各フレームでの特性値 β を計算し、2次曲線近似を行って例えば図9に実線で示すようなトラッキングオフセット量と特性値 β との関係であるトラッキングオフセット特性を求める。そして、ステップS32で、このトラッキングオフセット特性で最大値 β maxとなる点のトラッキングオフセット量xを最適記録トラッキングオフセット量としてRAM24aに書き込む。

[0040]

なお、図9の一点鎖線はトラッキングオフセット量が0で特性値βが最大値β maxとなる場合であり、再生パワーと記録パワーとで光軸のずれがなくトラッキングオフセットをかけなくてもトラック中心線上にピットが形成される場合を表す。トラッキングエラー信号は記録時であっても再生パワーの反射光をサンプリングして生成するため、トラッキングエラー信号だけでトラッキング制御しても記録パワー時に光軸のずれによるオフセットが発生し、トラック中心線上からずれてピットが形成される。トラッキングオフセットを可変しトラッキングエラー信号に重畳して記録を行うと、トラック中心線上からずれてピットが形成され記録特性が悪化するほど特性値βが低下する。このため、最大値βmaxのときに、ピットがトラック中心線上に記録されていると判断し、このときのトラッキングオフセット量を最適記録トラッキングオフセット量としている。

[0041]

次に、ステップS34で、最適記録トラッキングオフセット量から最適トラッキングオフセット制御信号を生成してサーボ回路26に供給した上で、図10に示すように、上記粗調パワーPsを中心として上下等間隔に5段階の記録パワーPf、Pg、Ps、Ph、Piを設定し、光ディスク20のパワーキャリブレーションエリアの1回分のテストエリアの第11~15フレームに細かいステップでパワーが変化する5段階の記録パワーPf、Pg、Ps、Ph、Piそれぞれでテスト記録を行う。

[0042]

次のステップS 3 6 では上記テストエリアの第 1 1 ~ 1 5 フレームを再生してそれぞれの特性値 β を計算し、これらの特性値 β を結ぶ直線(または曲線)上における目標特性値 β の 位置から、目標特性値 β の を得るための最適記録パワーを算出する。そして、ステップS 3 8 で、この最適記録パワーをRAM 2 4 a に O P C 履歴として記憶し処理を終了する。

[0043]

なお、ステップS34では、ステップS20と同様に、OPC動作における最小パワーから最大パワーまでを、均等に分割した第1~第15段階(ステップ)のパワーのうち、等間隔で離れた、第2,第5,第8,第11,第14段階のパワーを選択してテスト記録を行ってもよい。また、ステップS20,S34では光ディスクのATIP情報から推奨記録パワーを読み取り、この推奨記録パワーを中心とする複数の記録パワーでテスト記録を行い、これを再生して最適記録パワーを求めてもよい。この推奨記録パワーは1倍速記録時のものであるが、記録速度がM倍速の場合の記録パワーは推奨記録パワーのM^{1/2}倍として求める。

[0044]

このように、トラッキングオフセット量を可変したテスト記録を行い、最適記録トラッキングオフセット量を得ているので、記録時に最適なトラッキングオフセットを行うことができ、光ビームがグルーブの中心近くに照射されるのでピットがウォブル周期で影響を受けることを防止でき、再生ジッタの発生を低減することができる。

[0045]

ところで、OPCでは9フレーム分のテスト記録が光ディスク20の約1回転分に相当する。そこで、ステップS28、S30、S34、S36を次のように変更しても良い。

[0046]

ステップS28では、1回分のテストエリアの第6~14フレームに、2フレーム分のダミーに続けてトラッキングオフセット量をスタート値からステップ値分だけ増加して7フレーム分のテスト記録(1回目)を行い、さらに、1回分のテストエリアの第15フレームと次の1回分のテストエリアの第1~8フレームに、2フレーム分のダミーに続けてトラッキングオフセット量をスタート値からステップ値分だけ増加して7フレーム分のテスト記録(1回目)を繰り返す。図11に、トラッキングオフセット量の可変の様子を示す。このときの記録パワーは粗調パワーPsを用いる。なお、ダミーを除く7フレームそれぞれのトラッキングオフセット量TO1~TO7は、TO1, TO2(>TO1), TO3(>TO2)が負の値、TO4=0, TO5(=-TO3), TO6(=-TO2), TO7(=-TO1)が正の値とされる。

[0047]

そして、ステップS30で第6~14フレームを再生してトラッキングオフセット量の異なる7フレーム分の特性値 β を計算し、第15フレームと次の1回分のテストエリアの第1~8フレームを再生してトラッキングオフセット量の異なる7フレーム分の特性値 β を計算し、1回目及び2回目の同一トラッキングオフセット量における特性値 β の平均値を計算し、この平均特性値 β について2次曲線近似を行ってトラッキングオフセット特性を求める。そして、ステップS34,S36では、次の1回分のテストエリアの第9~13フレームに記録パワーを可変したテスト記録及び再生を行う。

[0048]

このように、トラッキングオフセット量を可変したテスト記録を2回繰り返す ことで、光ディスクの面ぶれや偏心等による特性値βの測定ばらつきを低減する ことができる。 [0049]

なお、上記変形例のステップS28において、トラッキングオフセット量の可変の仕方は図12に示すようにしても良い。1回目の9フレームでトラッキングオフセット量がスタート値からステップ値分だけ順次増加するように可変する。つまり、1回目の1フレーム目ではトラッキングオフセット量TO1で、1回目の9フレーム目ではトラッキングオフセット量TO9となる。2回目の9フレームでは1回目の最後のトラッキングオフセット量TO9から順次減少して、最後にトラッキングオフセット量TO1となるように可変する。

[0050]

このようにすれば、1回目と2回目とで同一トラッキングオフセット量(例えばTO1)で記録されるフレームの光ディスク20における回転角度位置が異なるため、光ディスクの面ぶれや偏心等による特性値βの測定ばらつきを更に低減することができる。

[0051]

なお、ステップS28が請求項記載のテスト記録手段に対応し、ステップS3 0が最適記録トラッキングオフセット量算出手段に対応する。

[0052]

【発明の効果】

上述の如く、請求項1に記載の発明は、記録トラッキングオフセット量を可変して光ディスクの複数フレームにテスト記録を行うテスト記録手段と、複数フレームのテスト記録部分を再生した再生信号のフレーム毎の特性値に基づいて最適記録トラッキングオフセット量算出手段とを有することにより、記録時に最適なトラッキングオフセットを行うことができ、光ビームがグルーブの中心近くに照射されるのでピットがウォブル周期で影響を受けることを防止でき、再生ジッタの発生を低減することができる。

[0053]

請求項2に記載の発明では、テスト記録手段は、記録トラッキングオフセット 量を、同様に可変させて複数フレームのテスト記録を複数回行い、最適記録トラッキングオフセット量算出手段は、記録トラッキングオフセット量が同一となる各 フレームの特性値の平均を求め、フレーム毎の平均特性値に基づいて最適記録トラッキングオフセット量を算出することにより、光ディスクの面ぶれや偏心等による特性値 β の測定ばらつきを低減することができる。

[0054]

請求項3に記載の発明では、テスト記録手段は、記録トラッキングオフセット 量を同様に可変させて複数フレームのテスト記録を複数回行う際に、各回で前記 記録トラッキングオフセット量が同一となるフレームの記録位置を、光ディスク の異なる回転角度位置とすることにより、光ディスクの面ぶれや偏心等による特 性値βの測定ばらつきを更に低減することができる。

【図面の簡単な説明】

【図1】

本発明の光ディスク装置の一実施例のブロック構成図である。

【図2】

差動プッシュプル法を用いたトラッキングエラー検出回路の一実施例の回路構成図である。

【図3】

マイクロコンピュータ24が実行する記録時処理の一実施例のフローチャート である。

【図4】

OPC動作の一実施例のフローチャートである。

【図5】

特性値βのテーブルを示す図である。

【図6】

スタートパワーとパワーステップのテーブルを示す図である。

【図7】

テストエリアの記録を説明するための図である。

【図8】

目標値 β o を得るための知調パワー P s の算出を説明するための図である。

【図9】

トラッキングオフセット特性を示すである。

【図10】

5段階の記録パワーの設定を説明するための図である。

【図11】

トラッキングオフセット量の可変の様子を示す図である。

【図12】

トラッキングオフセット量の可変の様子を示す図である。

【図13】

光ディスクの信号記録フォーマットを示す図である。

【図14】

光ディスクに記録された信号を再生した時のRF(高周波)信号のエンベロープのピーク値(P)とボトム値(B)を説明するための図である。

【図15】

レーザダイオードから出射される光ビームの光軸のずれを説明するための図で ある。

【図16】

トラックの中心線上からずれて記録されたピットを示す図である。

【図17】

ウォブル信号成分が重畳された再生RF信号の波形図である。

【符号の説明】

- 20 光ディスク
- 22 軸
- 24 マイクロコンピュータ
- 24a RAM
- 24b ROM
- 26 サーボ回路
- 28 光ピックアップ
- 30 再生回路
- 32 ATIPデコーダ

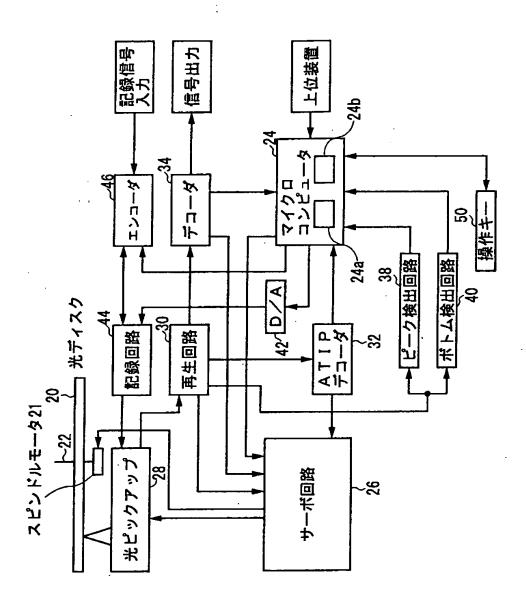
特2001-050653

- 34 デコーダ
- 38 ピーク検出回路
- 40 ボトム検出回路
- 42 D/Aコンバータ
- 44 記録回路
- 46 エンコーダ
- 50 操作キー

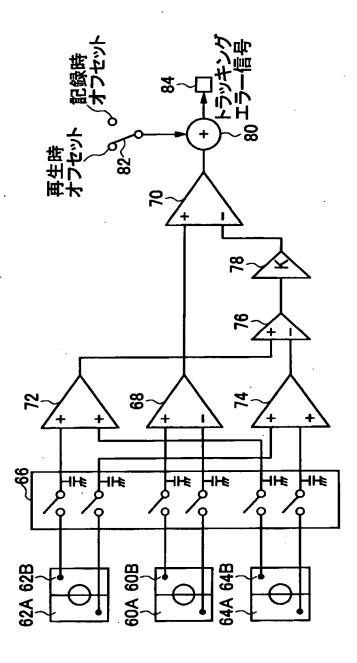
【書類名】

図面

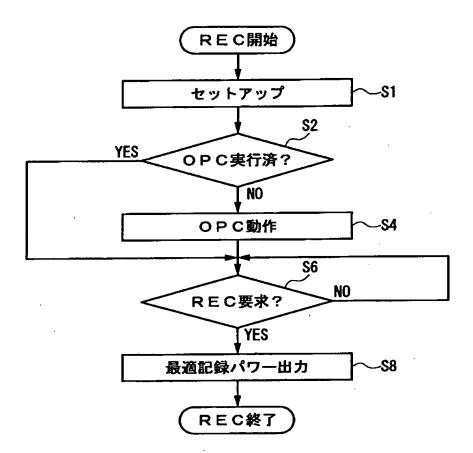
【図1】



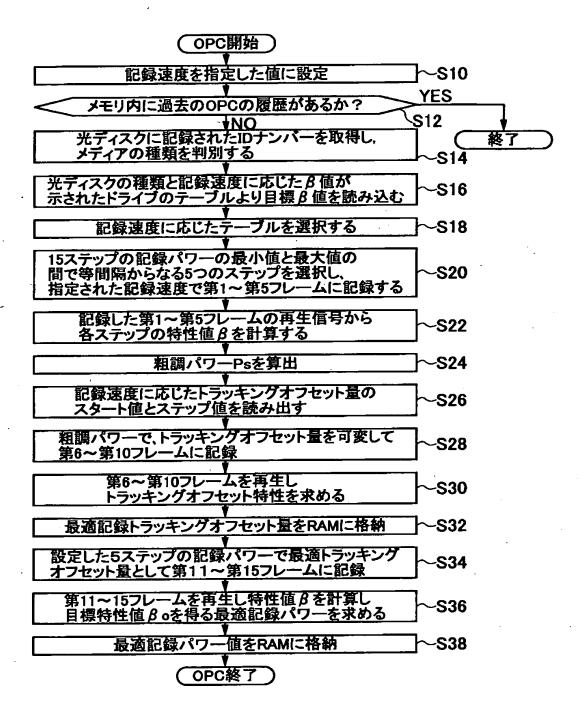
【図2】



【図3】



【図4】



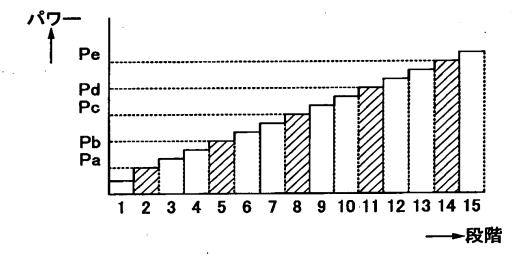
【図5】

ディスクID	記録速度	目標β
D 1	1 倍速	βΟ
	2 倍速	β 1
	4 倍速	β2
	6 倍速	βЗ
	8倍速	β4
	1 2 倍速	β5
	1 6 倍速	β6
D 2	1 倍速	β7
	2倍速	β8
	4倍速	β9
	6 倍速	<i>β</i> 1 0
	8 倍速	β11
	1 2 倍速	β12
	16倍速	β13
:		:
:	•	:

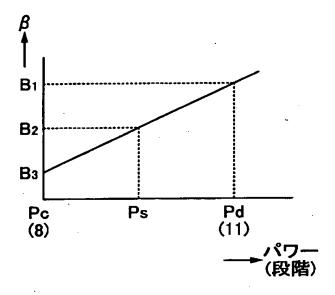
【図6】

記録速度	スタートパワー	パワーステップ
1 倍速	Pstt1	Pstp1
2倍速	Pstt2	Pstp2
4 倍速	Pstt4	Pstp4
6倍速	Pstt6	Pstp6
8倍速	Pstt8	Pstp8
1 2 倍速	Pstt12	Pstp12
16倍速	Pstt16	Pstp16

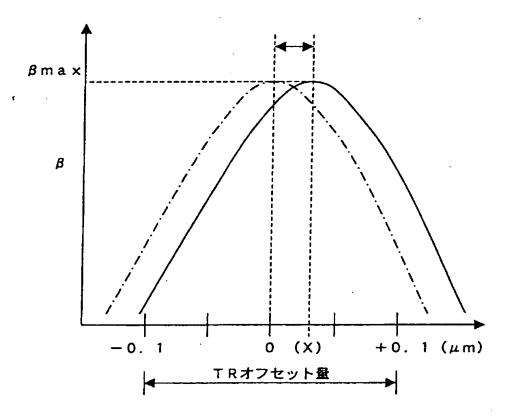
【図7】



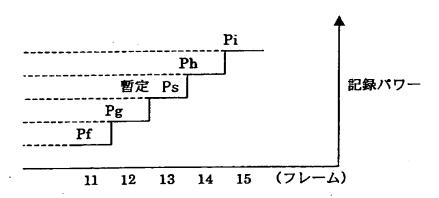
【図8】



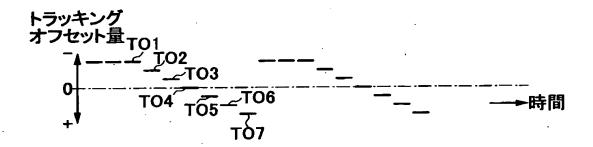
【図9】



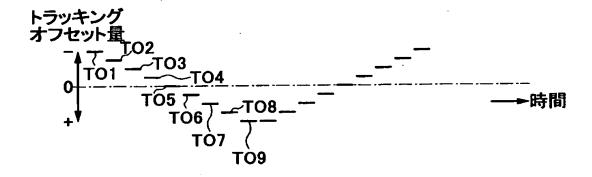
【図10】



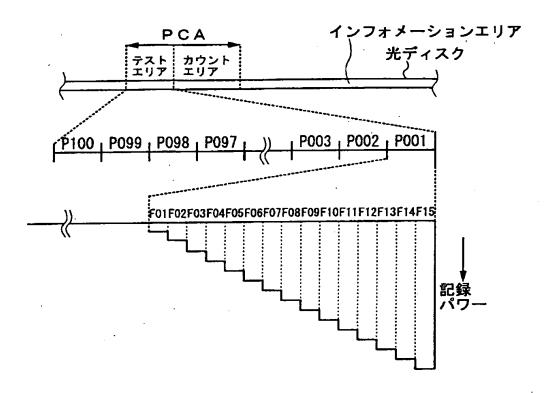
【図11】



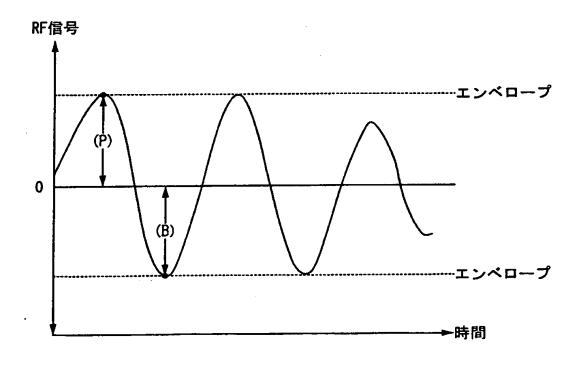
【図12】



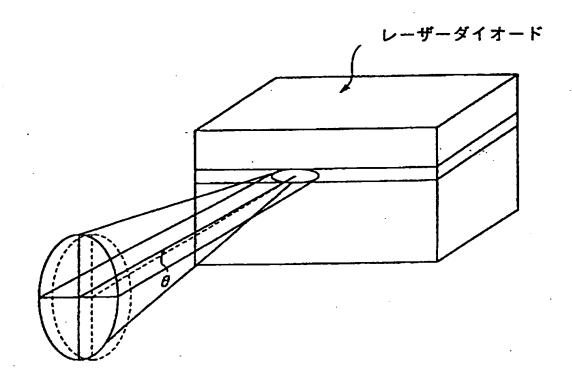
【図13】



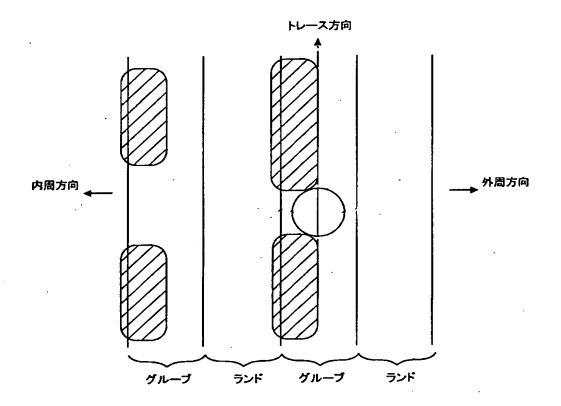
【図14】



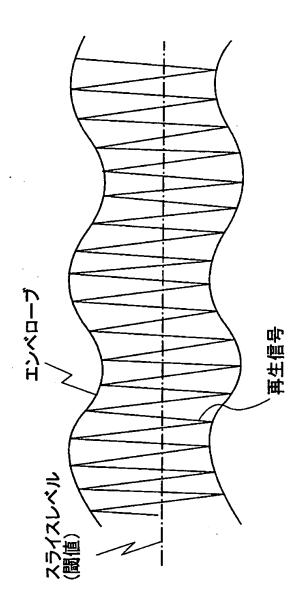
【図15】



【図16】



【図17】



【書類名】

要約書

【要約】

【課題】 本発明は、記録時に最適なトラッキングオフセットを行うことができ、再生時のジッタを低減することができる光ディスク装置を提供することを目的とする。

【解決手段】 記録トラッキングオフセット量を可変して光ディスクの複数フレームにテスト記録を行うテスト記録手段S28と、複数フレームのテスト記録部分を再生した再生信号のフレーム毎の特性値に基づいて最適記録トラッキングオフセット量算出手段S30とを有することにより、記録時に最適なトラッキングオフセットを行うことができ、光ビームがグルーブの中心近くに照射されるのでピットがウォブル周期で影響を受けることを防止でき、再生ジッタの発生を低減することができる。

【選択図】 図4

出願人履歴情報

識別番号

[000003676]

1. 変更年月日 1990年 8月27日

[変更理由] 新規登録

住 所 東京都武蔵野市中町3丁目7番3号

氏 名 ティアック株式会社